Boot loader Porting

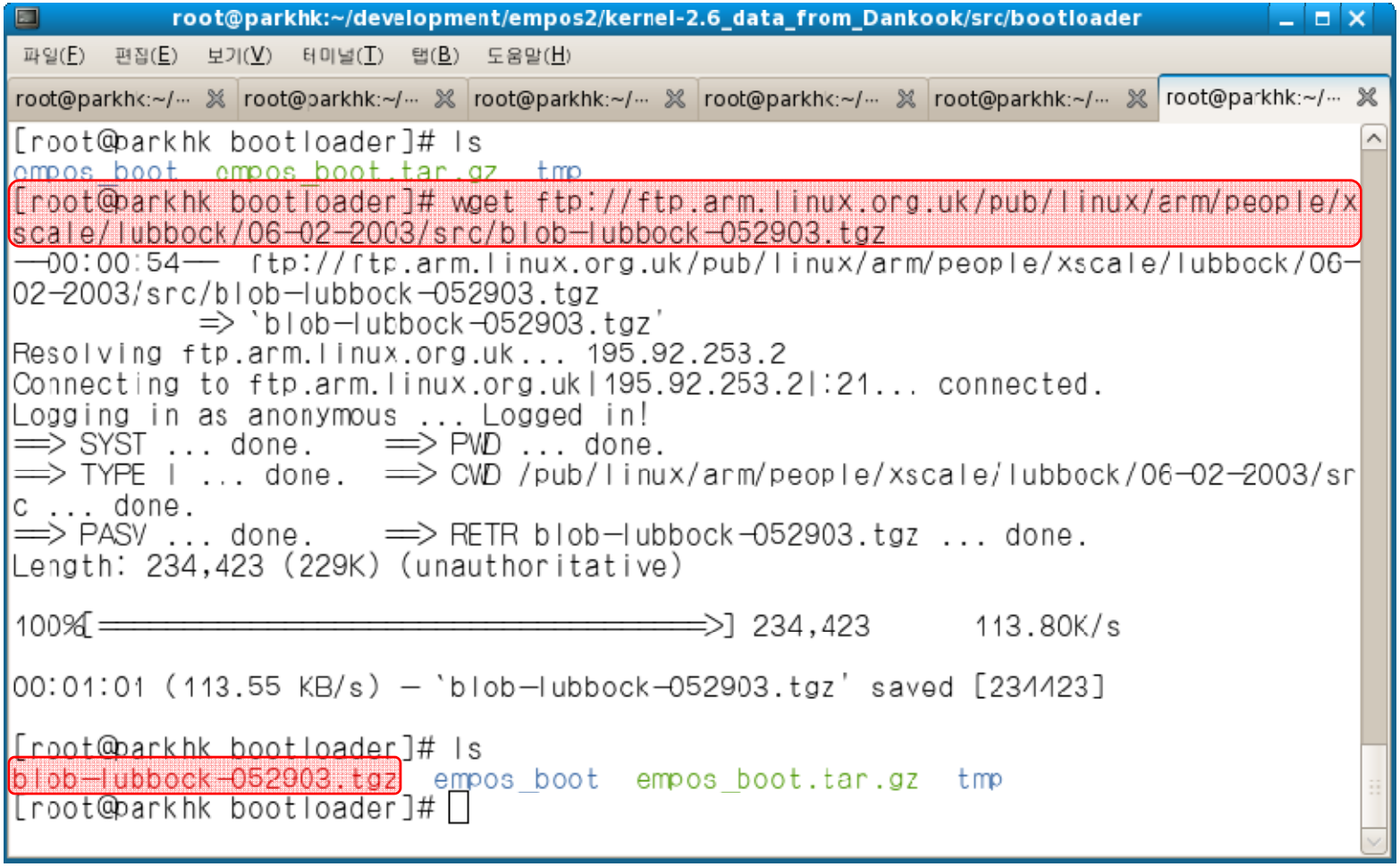
단국대학교
컴퓨터학과
2009
백승재
baeksj@dankook.ac.kr
http://embedded.dankook.ac.kr/~baeksj

blob boot loader porting

- 부트 로더 포팅 순서
  - ✓ 새로운 부트 로더 다운 로드
  - ✓ 새로운 보드 추가
  - ✓ 설정 변경
  - ✓ 보드에 fusing

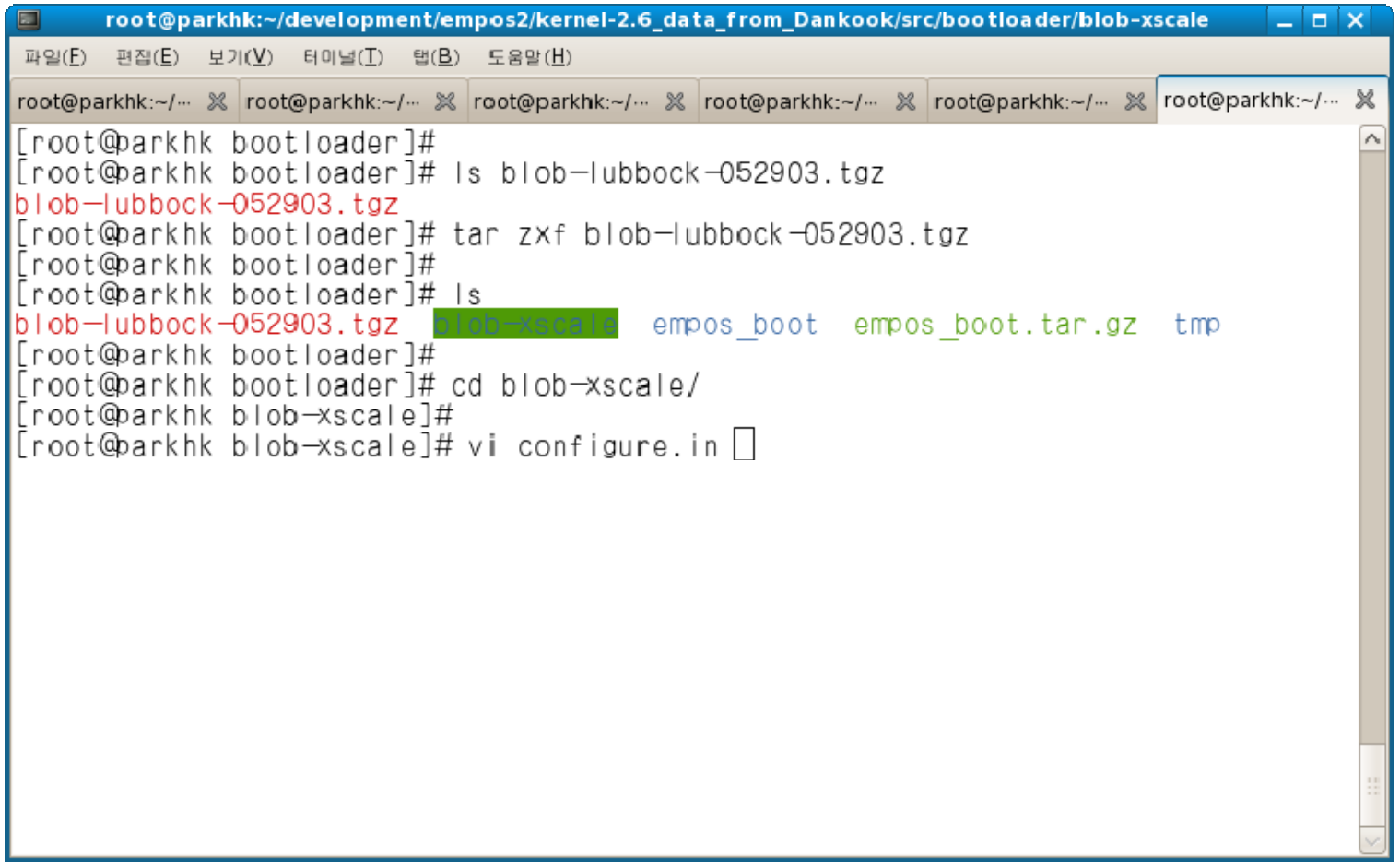
blob boot loader porting

- blob download form internet



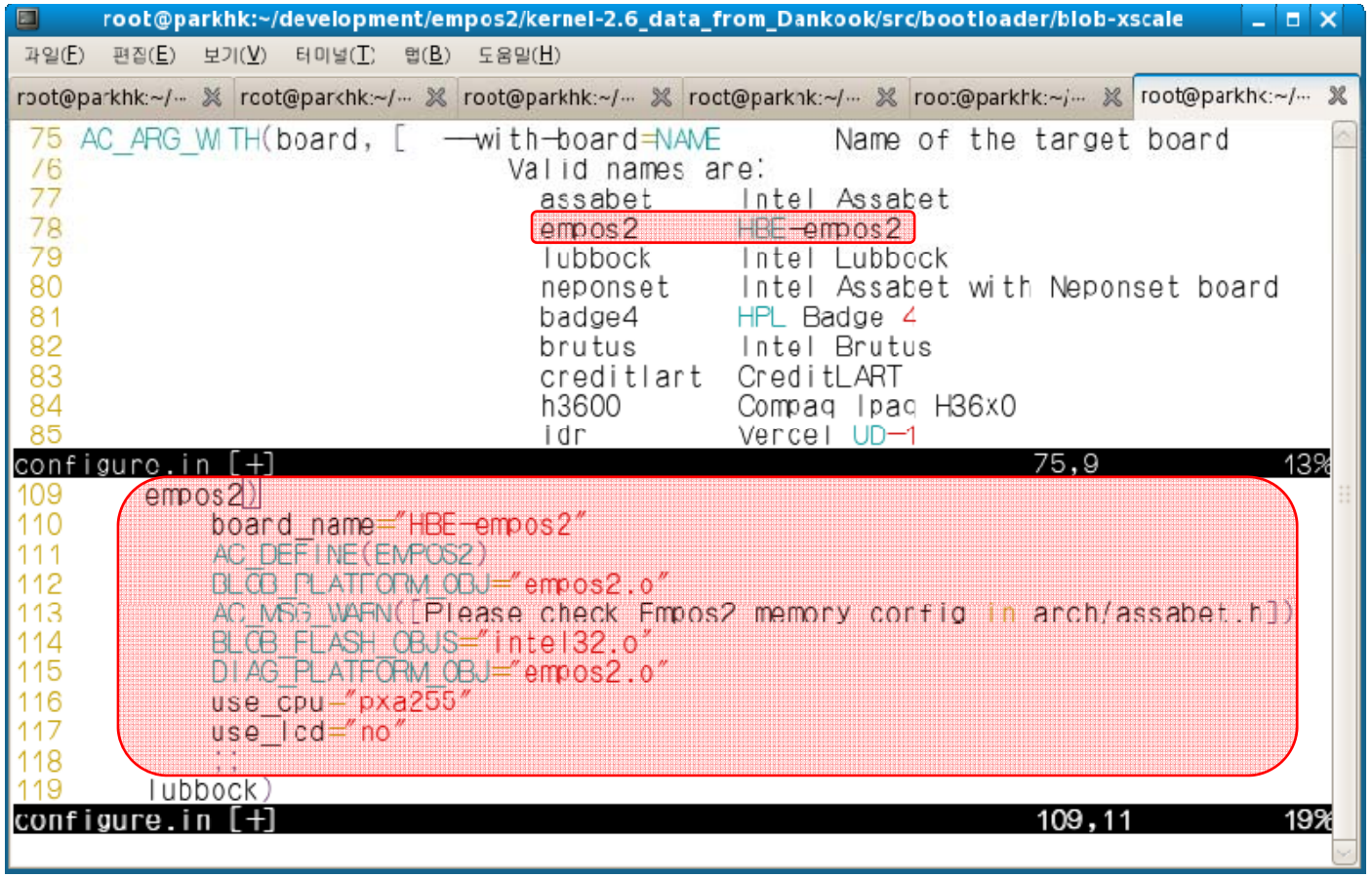
blob boot loader porting

- 압축 해제 및 configure.in 파일 수정



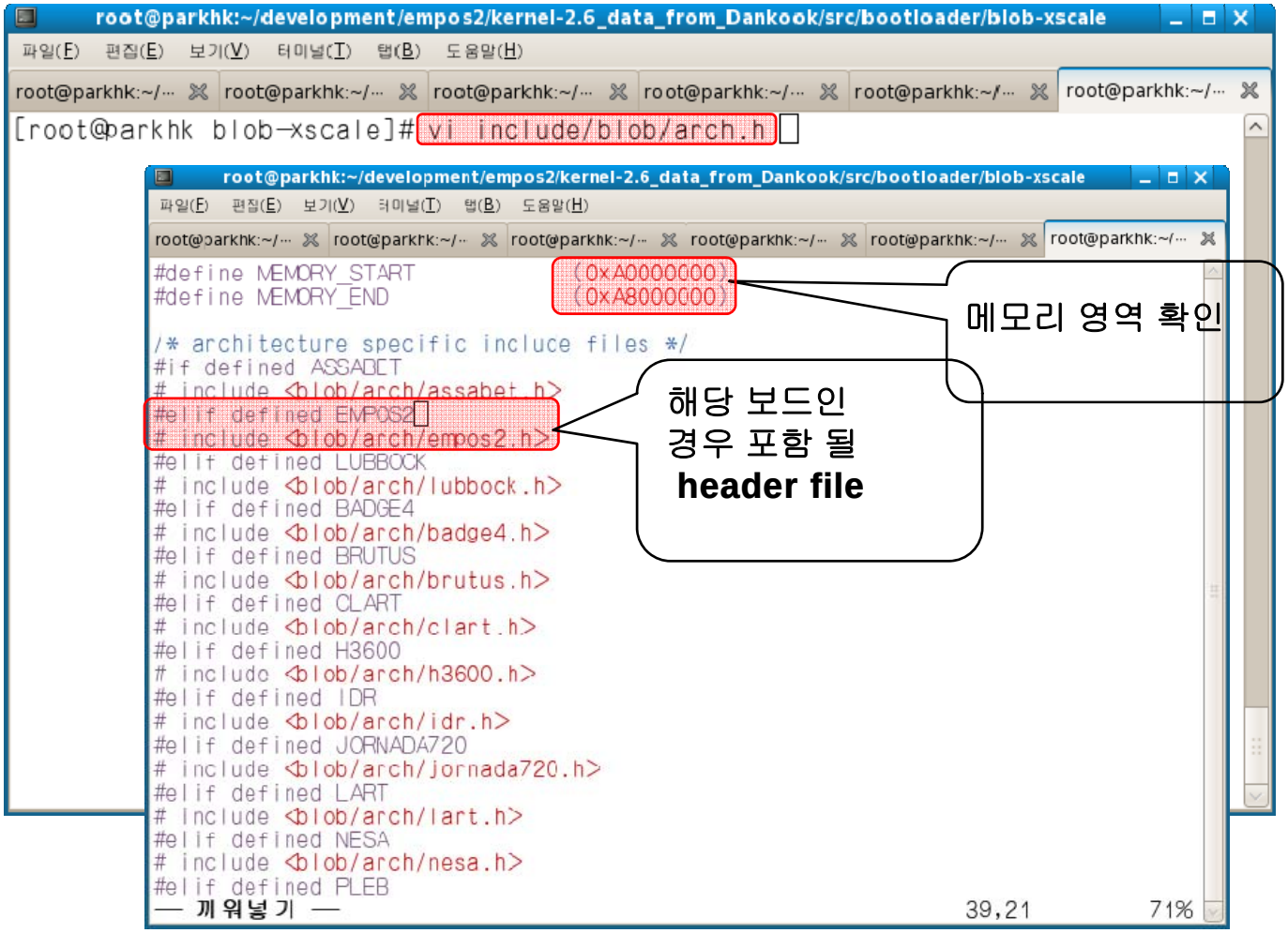
blob boot loader porting

- configure.in 수정 부분
  - ✓ 새로운 보드 추가



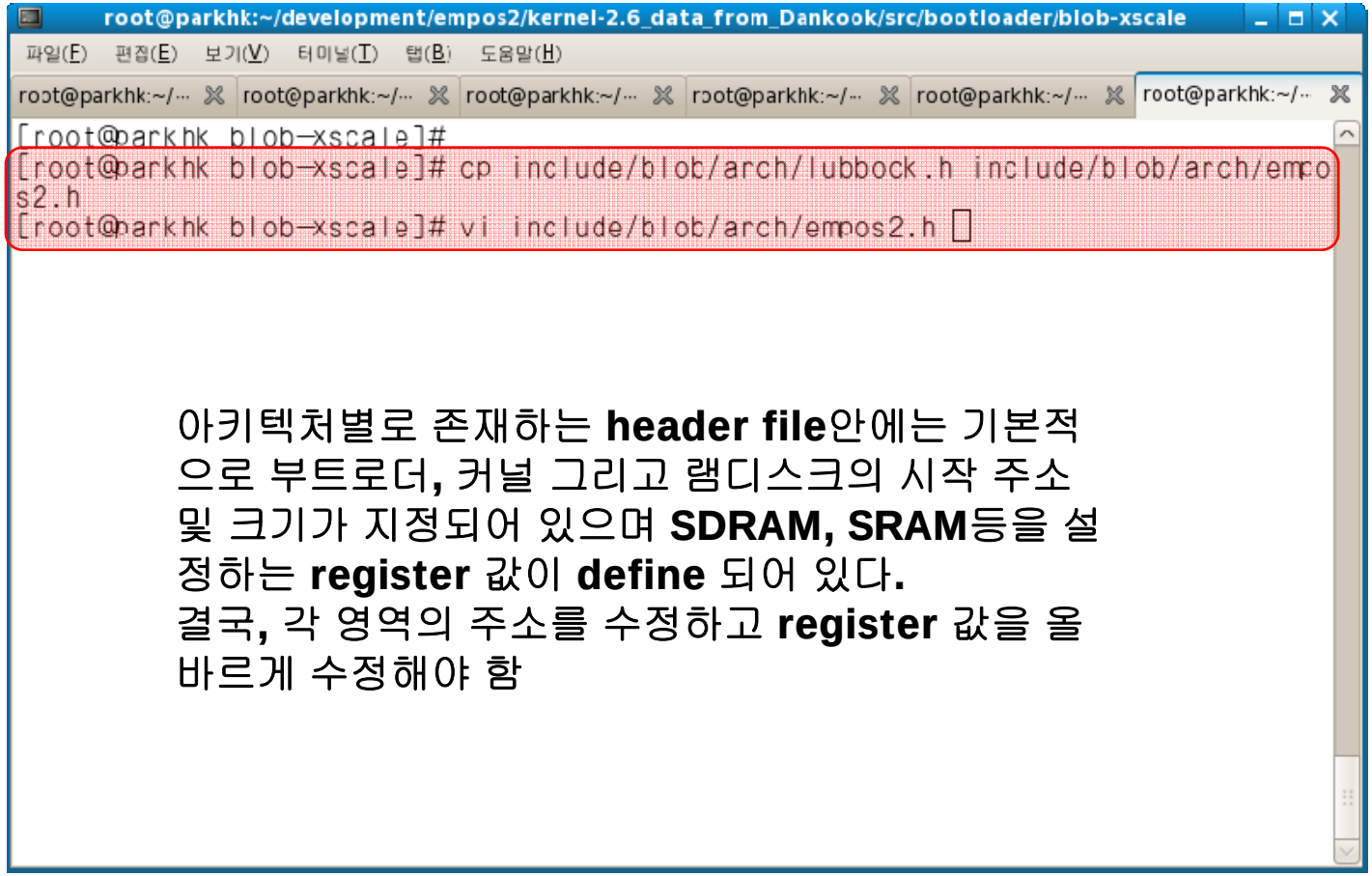
blob boot loader porting

- arch.h 수정



blob boot loader porting

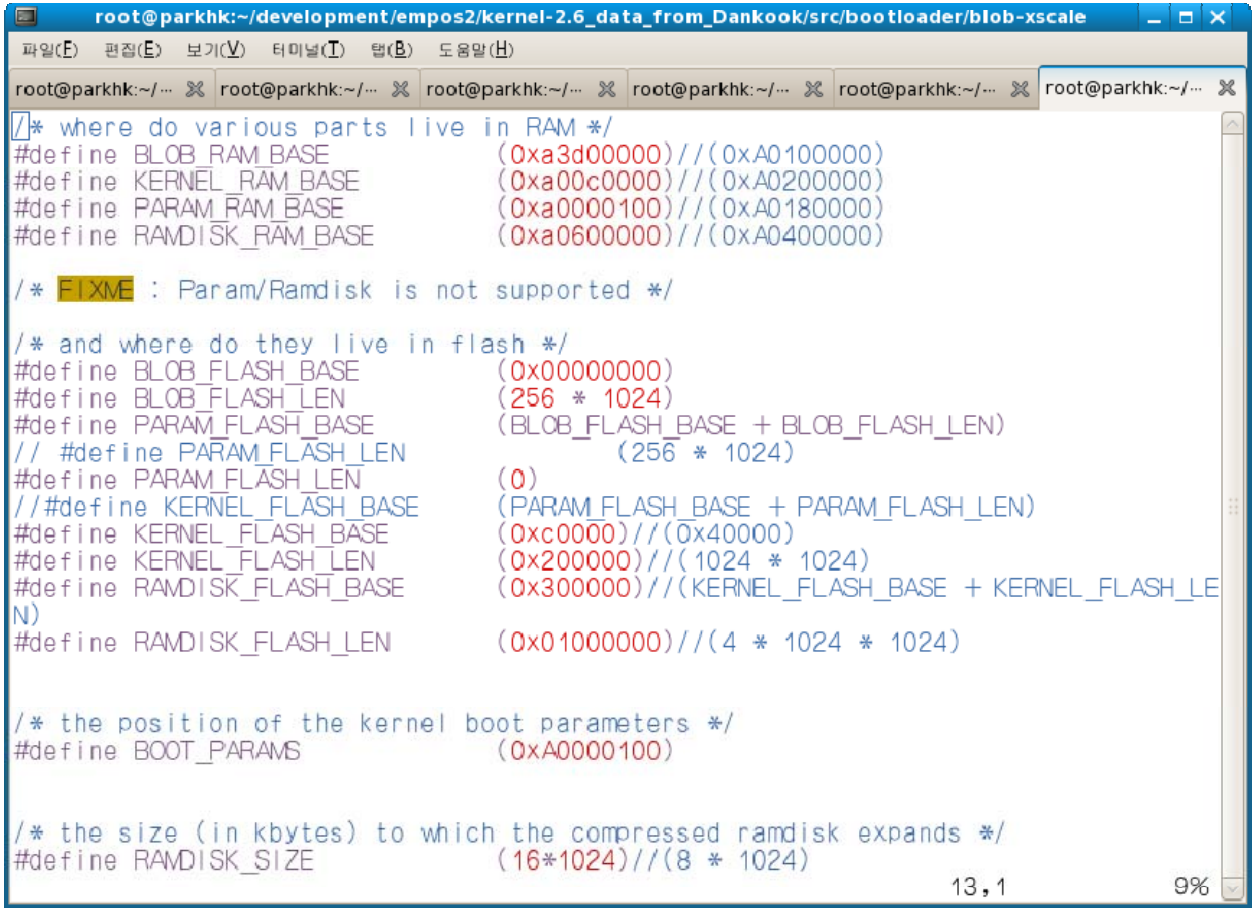
- xscale을 사용하는 lubbock 보드의 헤더 복사 및 수정



아키텍처별로 존재하는 **header file**안에는 기본적으로 부트로더, 커널 그리고 램디스크의 시작 주소 및 크기가 지정되어 있으며 **SDRAM, SRAM**등을 설정하는 **register** 값이 **define** 되어 있다.
결국, 각 영역의 주소를 수정하고 **register** 값을 올바르게 수정해야 함

blob boot loader porting

- empos2.h 수정 내용(1/2)



각 영역의 시작 주소 및 크기를 수정한다.
(화면에는 안나와 있지만 소스 상단에 있는**LUBBOCK** 이라는 문자열을 **EMPOS2**로 변경**)**

blob boot loader porting

- empos2.h 수정 내용(2/2)

root@parkhk:~/development/empos2/kernel-2.6_data_from_Dankook/src/bootloader/blob-xscale

파일(F) 편집(E) 보기(V) 터미널(T) 탭(B) 노움말(H)

root@parkhk:~/dev... | root@parkhk:~/dev... | root@parkhk:~/dev... | root@parkhk:~/dev... | root@parkhk:~/dev... | root@parkhk:~/dev...

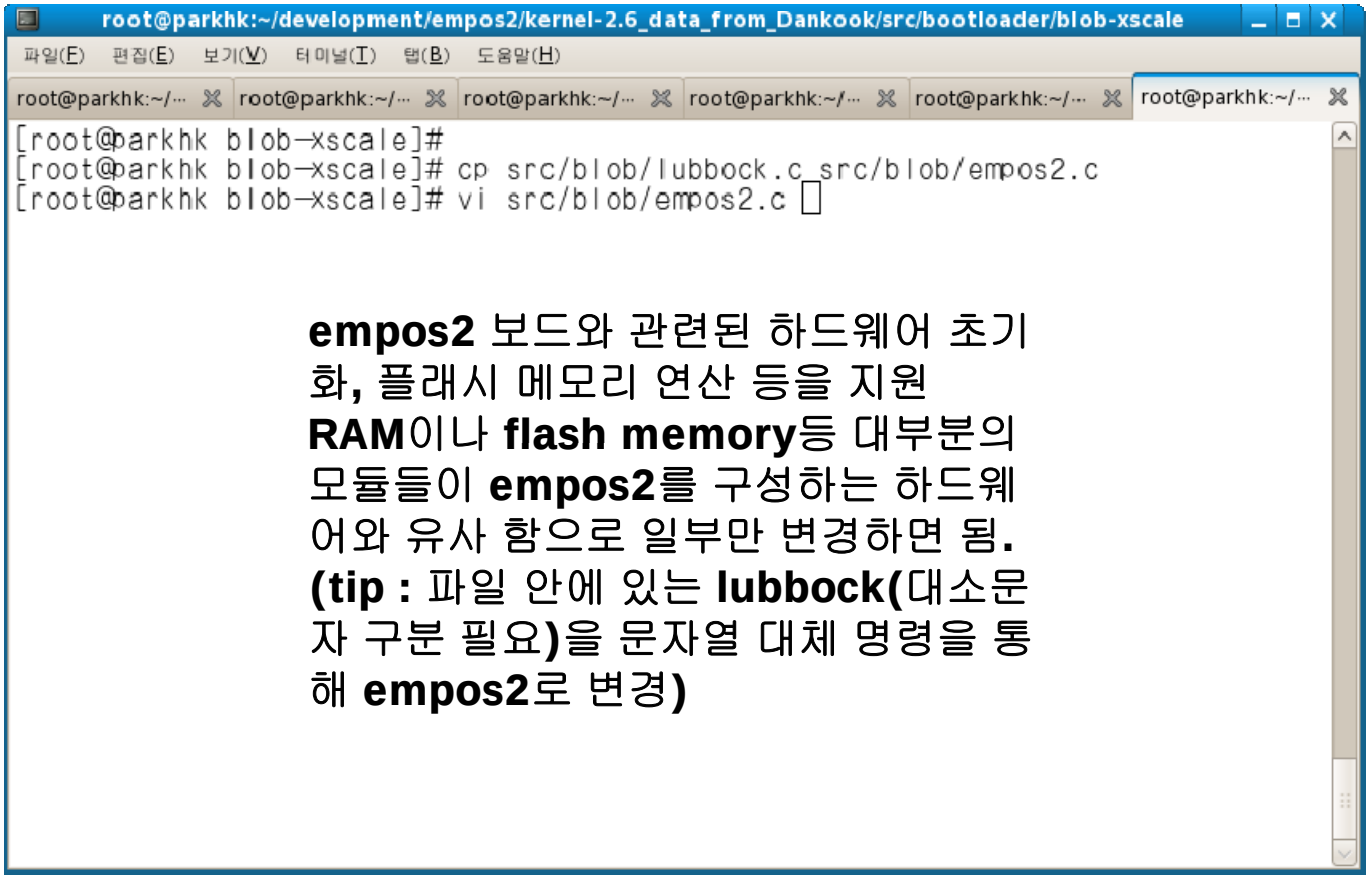
```
#define LED_BLANK_OFFSET        0x40
#define CNFG_SW_OFFSET          0x50
#define USER_SW_OFFSET          0x60
#define MISC_WR_OFFSET          0x80

/* SDRAM */
//#define MDCNFG_VAL    0x00001AC9
//#define MDREFR_VAL    0x00018018
#define MDCNFG_VAL      0x00001ACB
#define MDREFR_VAL      0x000BC018
#define MDMRS_VAL       0x00000000

/* Static Memory */
//#define MSC0_VAL      0x23F223F2
//#define MSC0_VAL      0x23D223D2
//#define MSC1_VAL      0x3FF1A441
//#define MSC2_VAL      0x7FF17FF1
#define MSC0_VAL        0x7ff42bf0
#define MSC1_VAL        0x7ff17ff4
#define MSC2_VAL        0x4CC97FF4

#elif (defined(CPU_pxa262) )  /* Dalhart B0 */

/* FPGA */
#define __LUB_REG(x)    (*(volatile unsigned long*)(x))
#define WHOAMI_OFFSET           0x00
#define HEX_LED_OFFSET          0x10
#define LED_BLANK_OFFSET        0x40
#define CNFG_SW_OFFSET          0x50
#define USER_SW_OFFSET          0x60
#define MISC_WR_OFFSET          0x80
```

108,1 47%

각 **register**에 **setting**될 값 들을 설정한다.

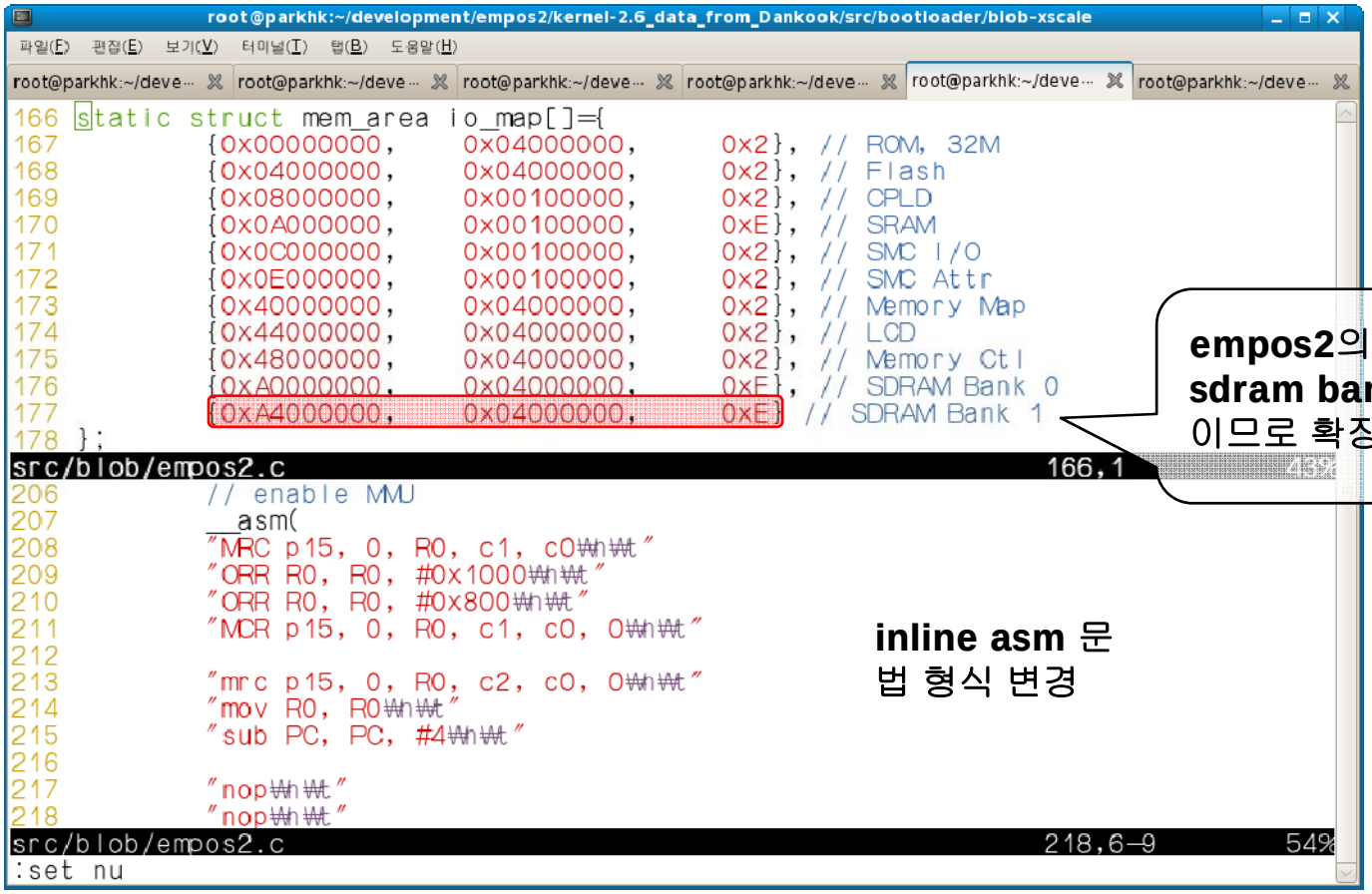
blob boot loader porting

- xscale을 사용하는 lubbock 보드의 아키텍처 초기화 관련 파일 복사 및 수정



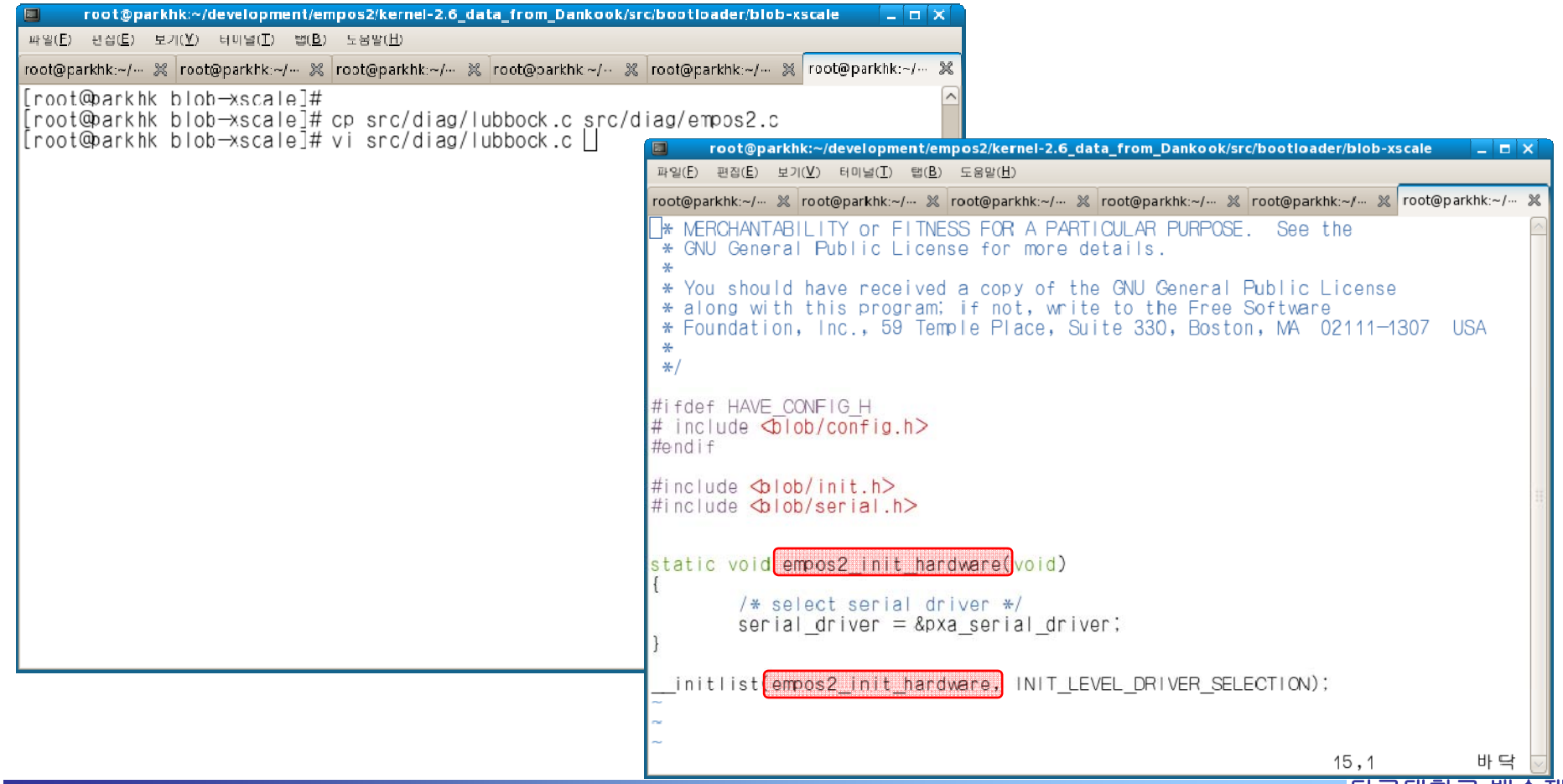
blob boot loader porting

- empos2.c 수정내용



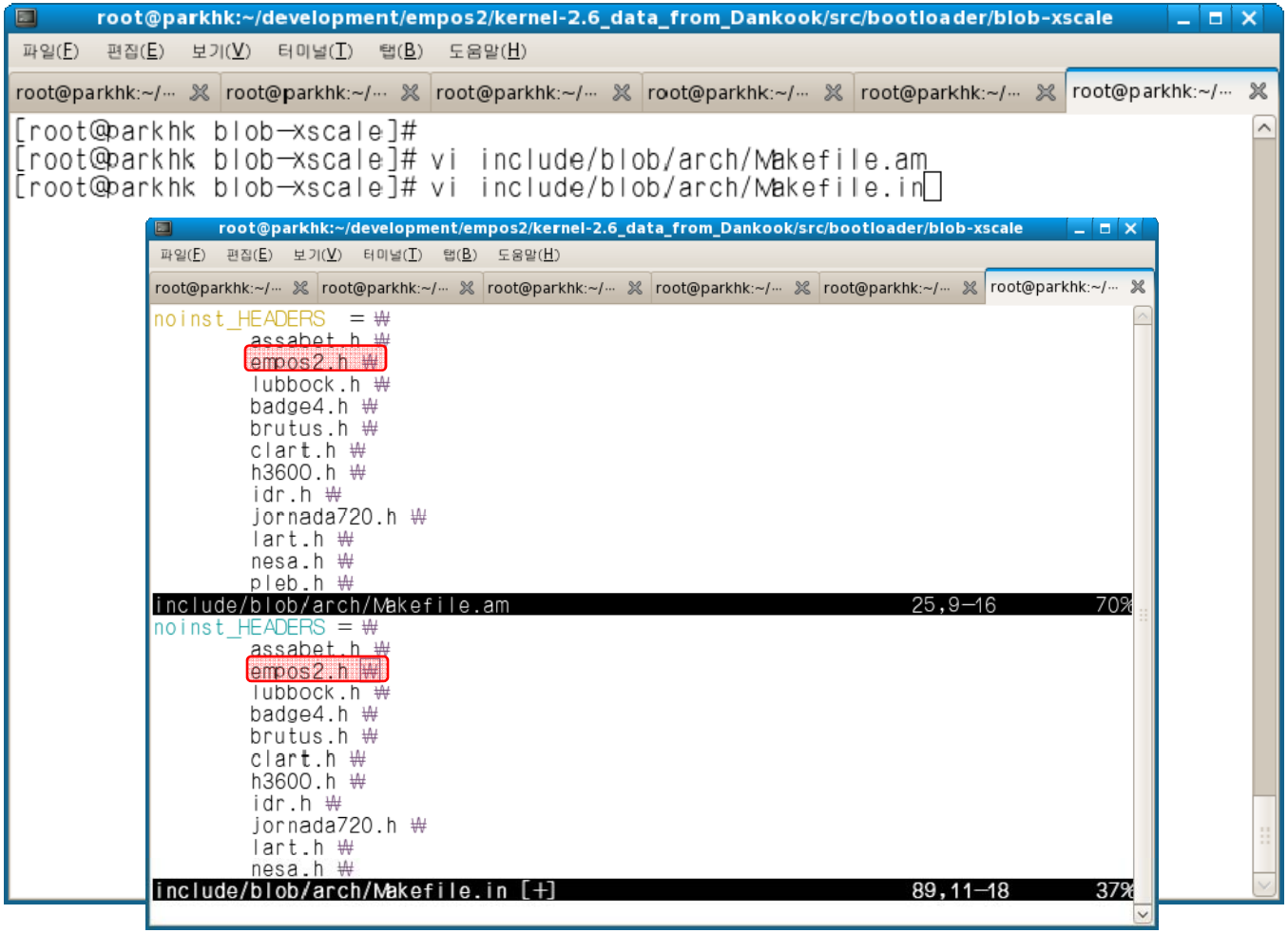
blob boot loader porting

- xscale을 사용하는 lubbock 보드의 아키텍처 초기화 관련 파일 복사 및 수정



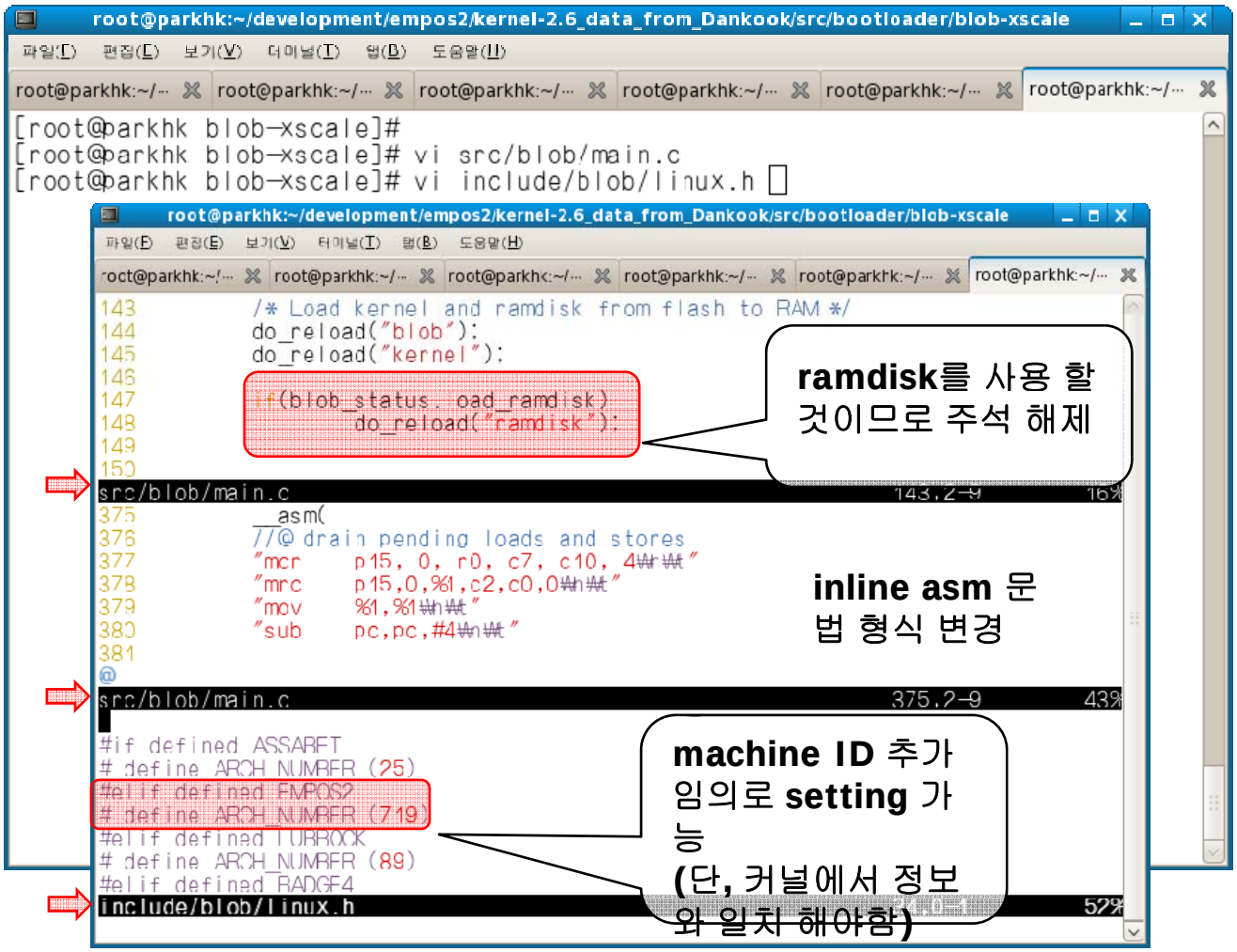
blob boot loader porting

- Makefile.am 및 Makefile.in 수정



blob boot loader porting

- main.c 및 linux.h 수정



blob boot loader porting

- src/blob/memsetup.S 수정

root@parkhk:~/development/empos2/kernel-2.6_data_from_Dankook/src/bootloader/blob-xscale

파일(F) 편집(E) 보기(V) 터미널(T) 탭(B) 도움말(H)

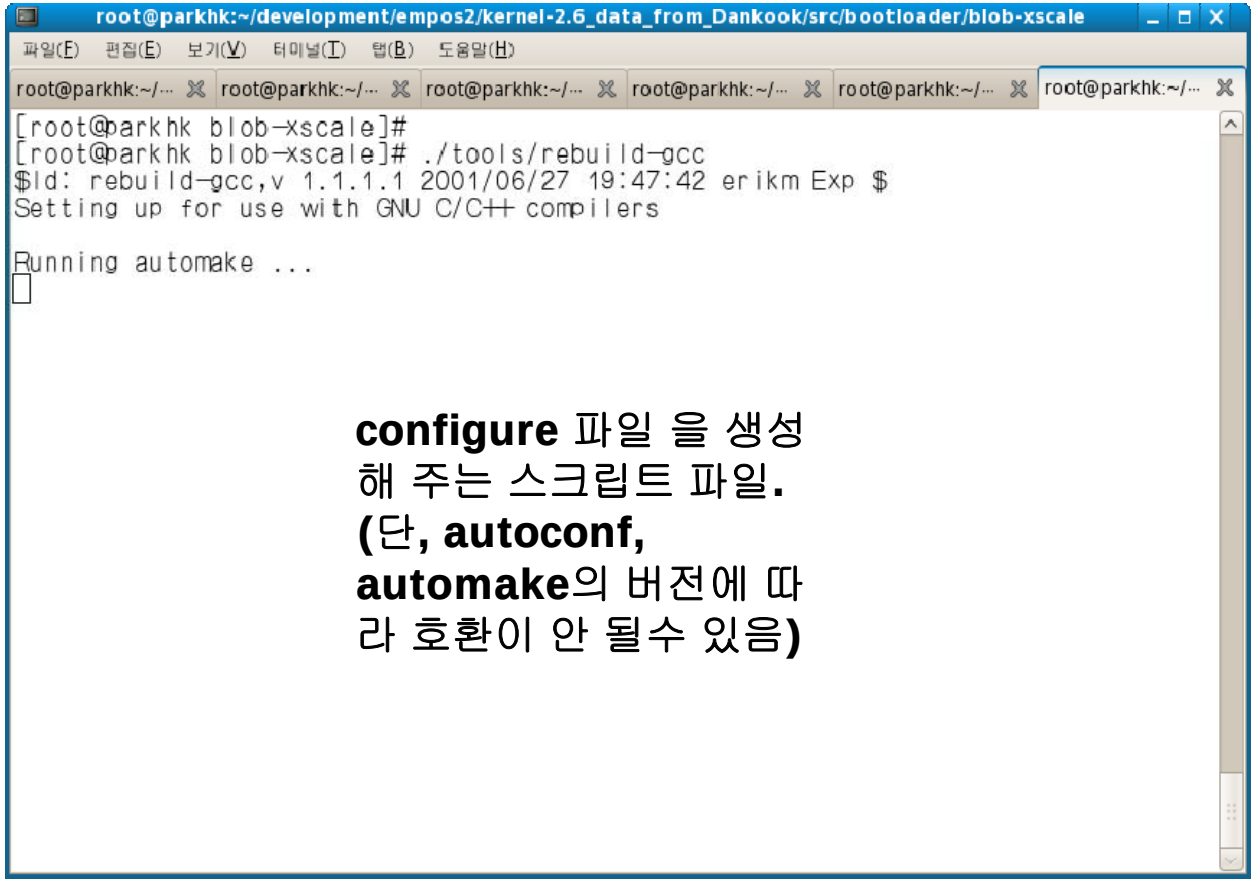
root@parkhk:~/dev… | root@parkhk:~/dev… | root@parkhk:~/dev… | root@parkhk:~/dev… | root@parkhk:~/dev… | root@parkhk:~/dev…

```
506 @  Step 9
507 @
508
509
510         @get memory controller base address
511         @
512         ldr     r1,  =MEMC_BASE
513
514         @fetch current mdcnfg value
515         @
516         ldr     r3,  [r1, #MDCNFG_OFFSET]
517
518         @enable sdram bank 0 if installed (must do for any populated bank)
519         @
520         orr     r3,  r3,  #MDCNFG_DE0
521         orr     r3,  r3,  #MDCNFG_DE1
522
523         @write back mdcnfg, enabling the sdram bank(s)
524         @
525         str     r3,  [r1, #MDCNFG_OFFSET]
526
527
528 @*****************************************************************************
529 @  Step 10
530 @
531
532         @ write mdmrs
533         @
534         ldr     r2,  =MDMRS_VAL
535         str     r2,  [r1, #MDMRS_OFFSET]
536
:set nu                                                    521,37        56%
```

기본 적으로 **1**개의 **bank**만 사용하도록 설정 되어 있음. **empos2**의 경우 **2**개의 **bank**를 사용함으로 확장하도록 설정

blob boot loader porting

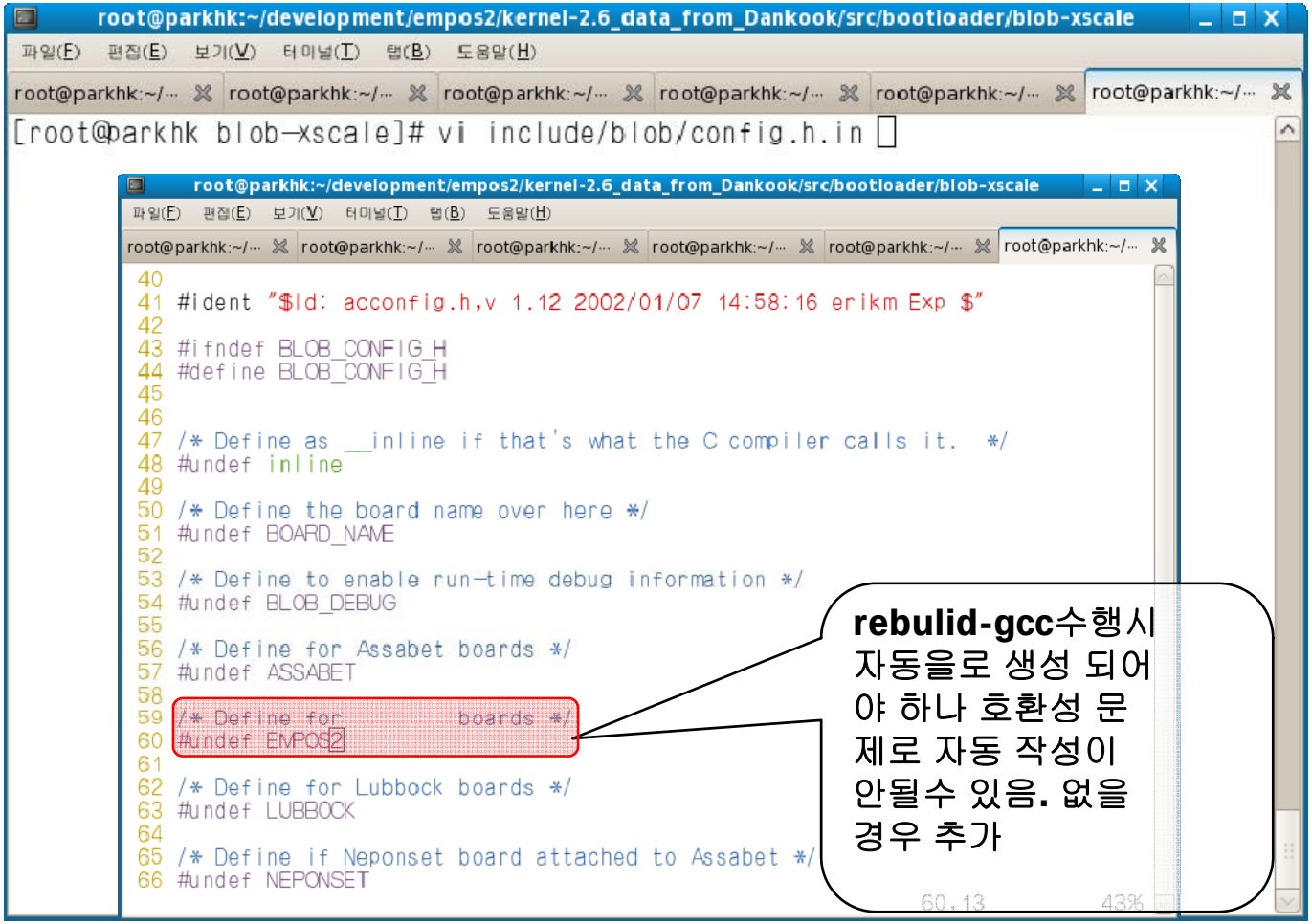
- ./tools/rebuild-gcc 실행



configure 파일 을 생성 해 주는 스크립트 파일. **(단, autoconf, automake**의 버전에 따라 호환이 안 될수 있음**)**

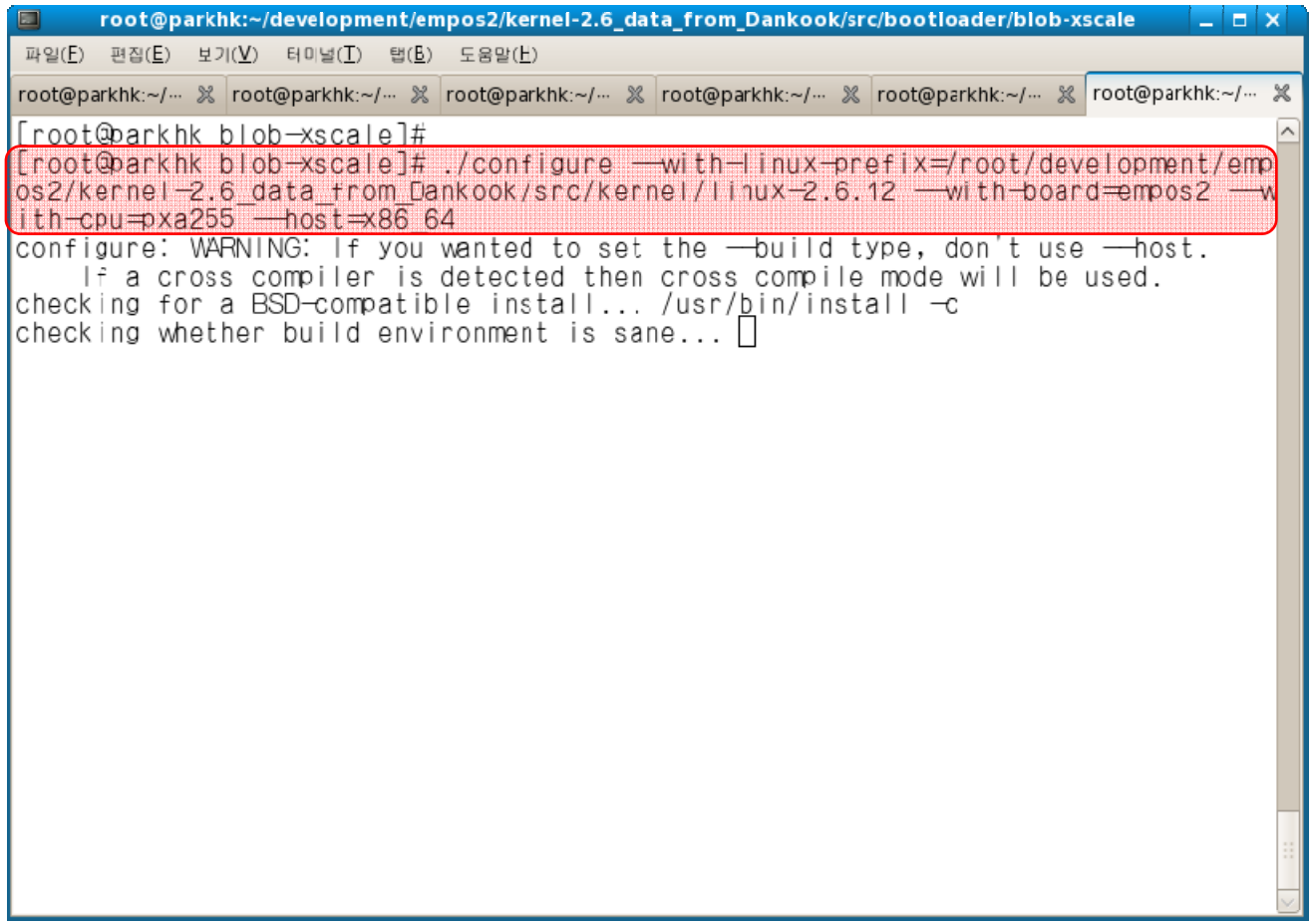
blob boot loader porting

- config.h.in 확인



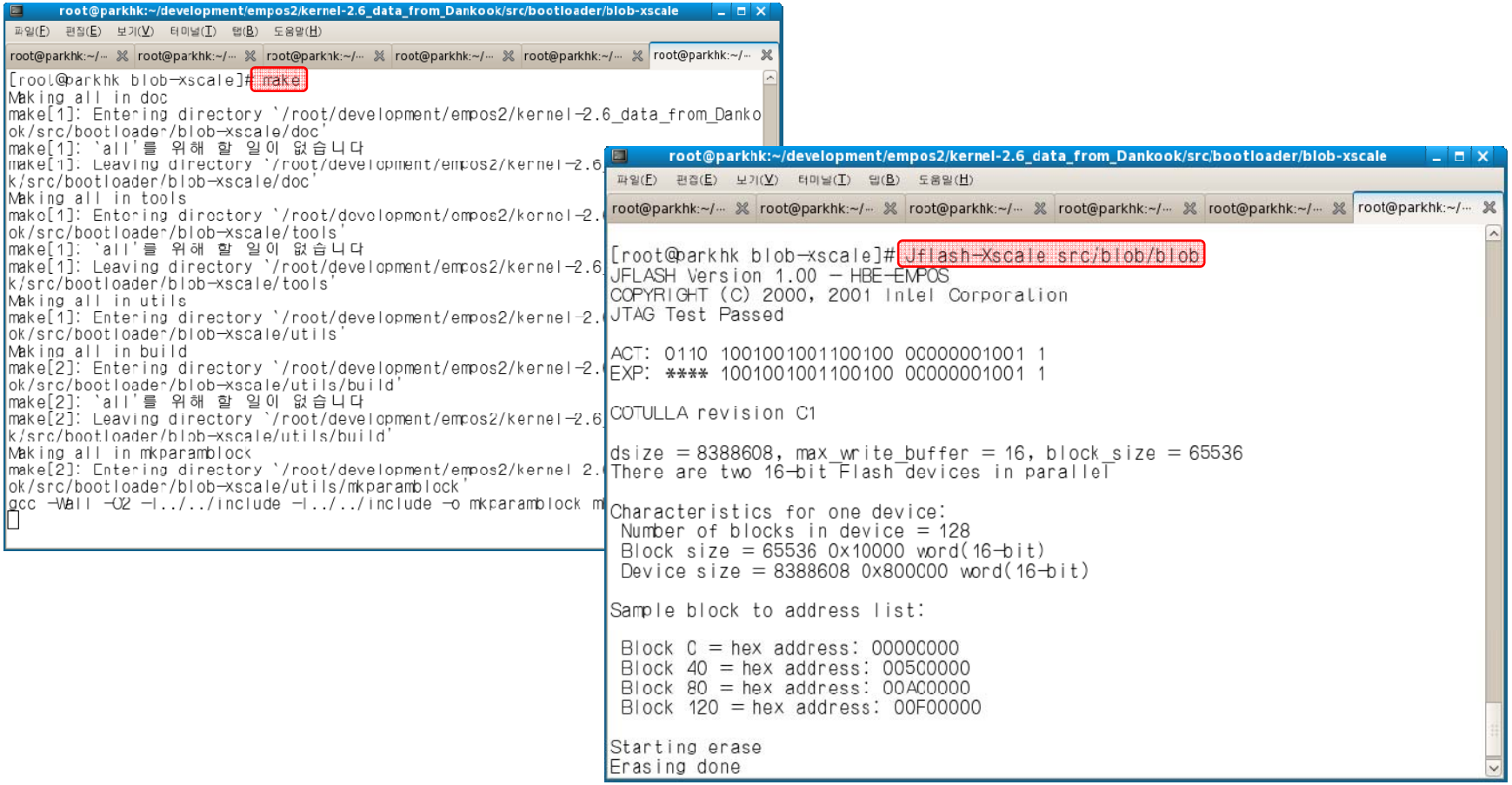
blob boot loader porting

- 컴파일 환경 설정



blob boot loader porting

- make 및 fusing



blob boot loader porting

- blob command mode 화면 및 커널 부팅 후 화면